

ФИЛИАЛ ОАО "РОСЖЕЛДОРПРОЕКТ"

ИНФОРМАЦИОННОЕ ПИСЬМО

17.01.2008

№ 1247/213п

[Шифр ЭЦМ, ЭЦБ, АБ, ДЦ]
О разработке типовых проектных решений
"Схемы увязки микропроцессорных систем
ЖАТ", 410712-ТПР

Департаментом автоматики и телемеханики ОАО "РЖД" письмом № ЦШТех-12/132 от 18.12.2007 утверждены разработанные Гипротрансигналсвязью типовые проектные решения "Схемы увязки микропроцессорных систем ЖАТ", 410712-ТПР.

В ТПР проведена систематизация существующих технических решений по увязке микропроцессорных систем ЖАТ и увязке микропроцессорных систем ЖАТ с системами ДЦ, ДК, ТДМ.

В ТПР приведены следующие материалы, необходимые для проектирования:

- схемы увязки различных микропроцессорных систем ЖАТ и микропроцессорных систем ЖАТ с системами ДЦ, ДК, ТДМ;
- требования к исходным данным для проектирования и составу проектной документации;
- указания по технологии проектирования;
- требования к исходным данным для адаптации программного обеспечения (ПО) при увязке микропроцессорных систем ЖАТ.

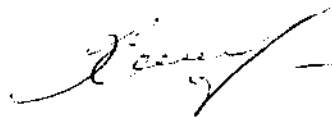
Сопряжение различных микропроцессорных систем ЖАТ предназначено для обеспечения диспетчерского персонала, руководителей служб и их автоматизированных рабочих мест полной информацией о поездном положении на станциях и перегонах, состоянии (в том числе предотказном и отказном) устройств СЦБ и ЖАТ, действиях оперативного персонала по управлению движением поездов.

При этом увязка микропроцессорных систем ЖАТ должна обеспечивать минимизацию затрат на приобретение оборудования, выполнение строительно-монтажных и пуско-наладочных работ при строительстве объектов ЖАТ.

Сопряжение микропроцессорных систем ЖАТ выполняется на уровне аппаратно-программных средств самих систем.

Письмо-заявка на приобретение 410712-ТПР направляется в адрес института: 192007, г. Санкт-Петербург, ул. Боровая, 49, Гипротрансигнальсвязь.

Главный инженер института



А.Н.Хоменков

Багричева
33 494